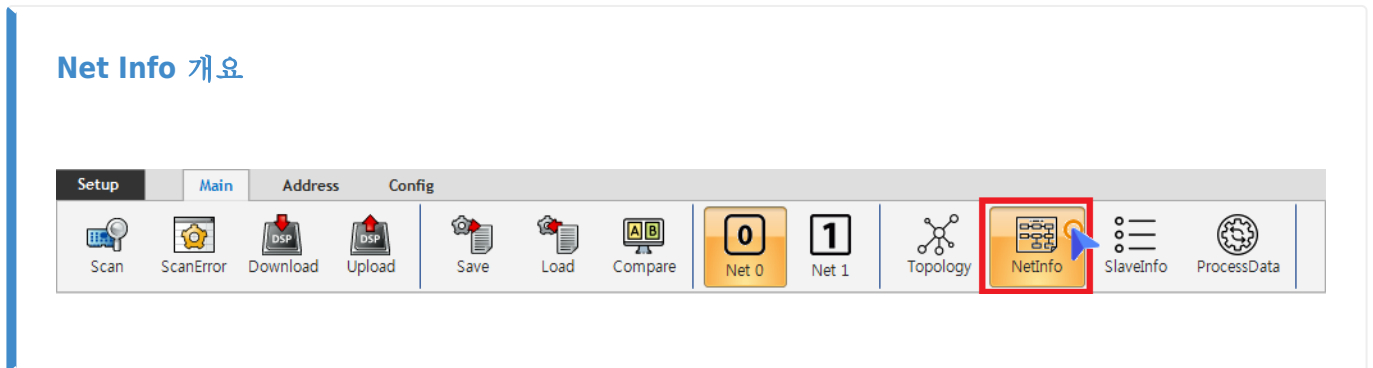


# Table of Contents

Net Info 개요 .....	1
기능 .....	1
Info .....	1
Logic Memory Section (Input / Output) .....	3
Channel Map .....	3

# Net Info

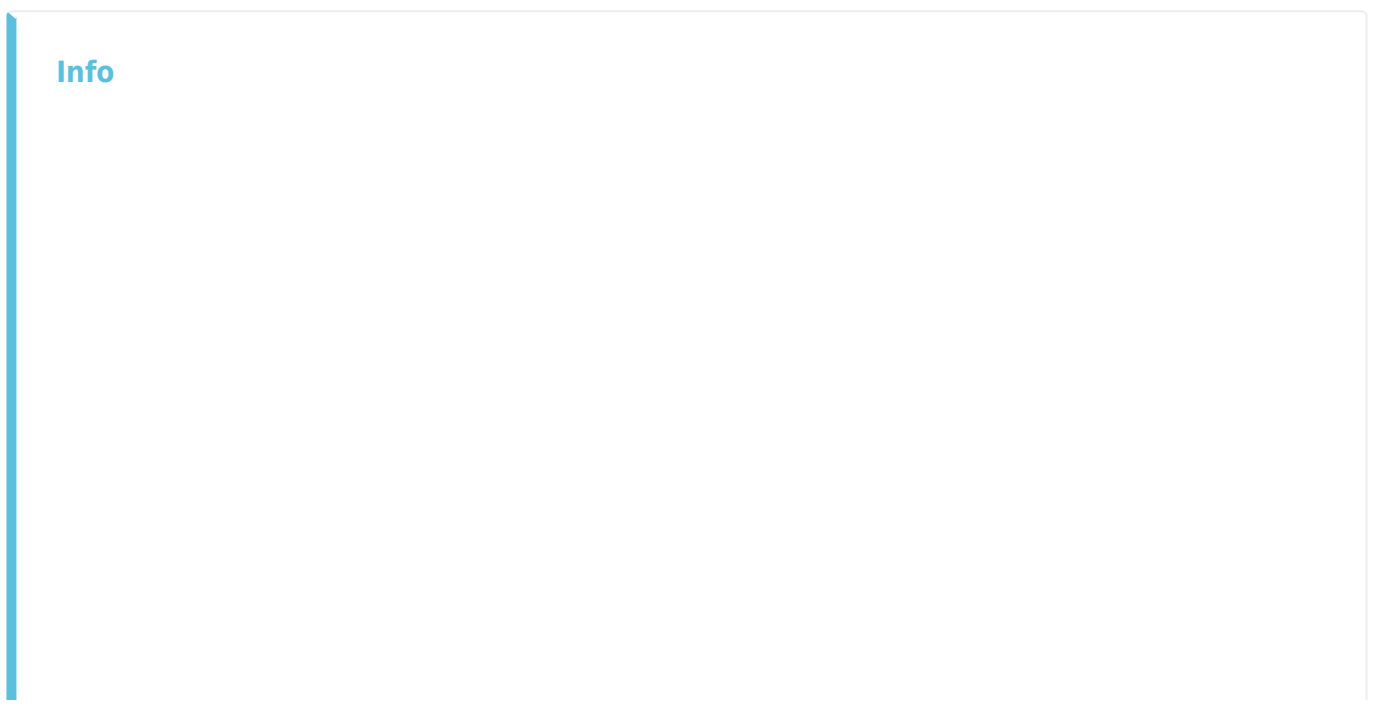
× Configurator의 Net Information Tab 에 대한 안내 페이지입니다.



- NetInfo 버튼을 클릭하여 활성화 합니다.

## 기능

- Cycle Time 설정
- Redundancy(링 이중화) 사용 설정
- Logic Memory Section 확인
- DI / DO Channel Map 확인
- AI / AO Channel MAP 확인



Info		Logic Out	Logic In	DI/O Channel Map	AI/O Channel Map	FMMU	Driver PDO
<b>Cycle Time</b>							
Cycle Time	<input type="text" value="1000"/>	$\mu\text{s}$ (Min : 10 $\mu\text{s}$ / Max : 1000 $\mu\text{s}$ )					
Process Time (Net)	<input type="text" value="60"/>	Cycle time of the DSP-Core0					
ProcessTime(App)	<input type="text" value="36"/>	Cycle time of the DSP-Core 1					
<b>Data Size</b>							
Output	<input type="text" value="27"/>	Byte					
Input	<input type="text" value="51"/>	Byte					
<b>DC Setup</b>							
Dc Offset	<input type="text" value="50000"/>	ns					
<b>Redundancy</b>							
<input type="checkbox"/> Redundancy (링 이중화) 사용							

## Cycle Time

- 통신 주기를 설정할 수 있습니다.
- Download 완료 후 유효합니다.
- 입력 가능 값은 125 / 250 / 500 / 1000 / 2000 / 4000 이며, 단위는 us입니다.
  - 32축 이내인 경우<sup>1)</sup>, 500us 설정이 가능합니다.
  - 16축 이내인 경우, 250us 설정이 가능합니다.
  - 8축 이내인 경우, 125us 설정이 가능합니다.
- IO Module은 CycleTime 에 영향을 주지 않으나, 모든 Slave의 PDO Data 총합이 EtherCAT Frame size보다 작아야 합니다.

## Process Time

- Process Time (Net) : DSP-Core 0에서 통신 주기 당 통신 관련 연산을 수행하는데 소요되는 시간입니다.
- Process Time (App) : DSP-Core 1에서 통신 주기 당 모션 좌표 샘플링 및 제어에 필요한 연산을 수행하는데 소요되는 시간입니다.
- Process Time의 단위는 us입니다.

x ProcessTime은 CycleTime보다 작아야 합니다.

## Redundancy

- 이중화로 케이블링을 하는 경우, “Redundancy(링 이중화) 사용”을 체크합니다.

### Logic Memory Section (Input / Output)

Info	Logic Memory Section - Output	Logic Memory - Input	DI/O Channel Map	AI/O Channel Map	
Start Address	Length	Type	Device	No	Alias
<b>DO</b>					
0	1	DO	ETS-D08MN	10	0245
1	1	DO	ETS-D08MN	11	0246
2	2	DO	ETS-D016N	13	0248
<b>AO</b>					
4	4	AO	ETS-A0402MV-E	6	0244
8	8	AO	ETS-A004V-E	9	0241
<b>SERVO</b>					
16	12	SERVO	R88D-KN01H-ECT	2	0005
28	12	SERVO	R88D-KN01H-ECT	3	0003

- 논리 메모리(Input/Output)에서 각 Slave가 차지하는 시작주소와 크기를 확인합니다.
  - 논리 메모리는 Master에서 Slave로 전달되는 Frame 구조에 사용됩니다.

### Channel Map

Info	Logic Memory Section - Output	Logic Memory - Input	DI/O Channel Map	AI/O Channel Map		
Start Channel	Channel Count	Start L-Address	Start L-Bit	Device	No	Alias
<b>Digital Input Channel Map</b>						
0	8	0	0	ETS-D08MN	10	0245
8	8	2	0	ETS-D08MN	11	0246
16	16	4	0	ETS-DI16N	12	0247
<b>Digital Output Channel Map</b>						
0	8	0	0	ETS-D08MN	10	0245
8	8	1	0	ETS-D08MN	11	0246
16	16	2	0	ETS-DO16N	13	0248

- Slave Type이 DI / DO / AI / AO 인 경우 각 Slave에 할당되는 Global Channel Map을 확인합

니다.

◦ ex) 0x246 ETS-D08MN 모듈에는 8 ~ 15 의 Global Channel이 할당됩니다.

- Channel Map 변경이 필요한 경우 **IO Channel Mapping**을 참조하시기 바랍니다.

1)

COMI-LX554 인 경우 64축

From:

<http://comizoa.com/info/> - -

Permanent link:

[http://comizoa.com/info/doku.php?id=platform:ethercat:1\\_setup:10\\_config:20\\_desc:20\\_netinfo&rev=1586260018](http://comizoa.com/info/doku.php?id=platform:ethercat:1_setup:10_config:20_desc:20_netinfo&rev=1586260018)

Last update: **2024/07/08 18:22**